

IB 00/806



4

17 JUL 2000

**PRIORITY
DOCUMENT**

SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

**Prioritätsbescheinigung über die Einreichung
einer Patentanmeldung**

Aktenzeichen: 199 26 658.1

Anmeldetag: 11. Juni 1999

Anmelder/Inhaber: Robert Bosch GmbH, Stuttgart/DE

Bezeichnung: Empfänger für zwei orthogonal polarisierte Signale

IPC: H 04 B, H 04 L

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 27. Juni 2000
Deutsches Patent- und Markenamt
Der Präsident
Im Auftrag

A handwritten signature in black ink, appearing to read "Hoß".

Hoß

11.06.99



- 14 -

R. 35667

09.06.99 Ti/Kat

ROBERT BOSCH GMBH, 70442 Stuttgart

5

Empfänger für zwei orthogonal polarisierte Signale

10

Zusammenfassung

15

Der Empfänger weist für jedes der beiden Signale (EH, EV) einen Empfangszweig auf, in dem jeweils ein Demodulator (MHE, MVE) und Mittel (SH, SV) zur Synchronisation der Phase der empfangenen Signale (EH, EV) auf die Sendephase vorgesehen sind. Für beide Empfangszweige sind Polarisationsentkoppler (XPIC-VH, XPIC-HV) vorhanden, welche ein kreuzpolares Übersprechen zwischen den beiden empfangenen Signalen (EH, EV) kompensieren.

20

Damit der Empfänger mit einem möglichst geringen Bauelementeaufwand auskommt und auch für runde QAM-Signalkonstellationen kreuzpolares Kanalübersprechen kompensiert, erfolgt die Polarisationsentkopplung (XPIC-VH, XPIC-HV) der beiden empfangenen Signale (EH, EV) nach deren Demodulation (MHE, MVE) und vor deren Phasensynchronisation (SH, SV).

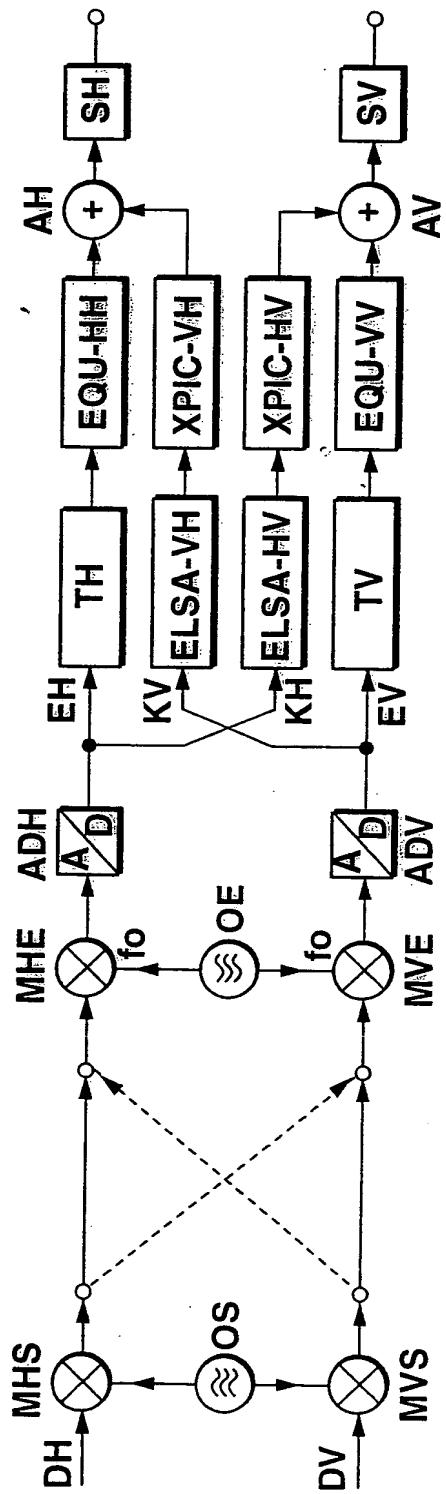
(Figur 1)

11.08.08

35667

1 / 2

Fig. 1



11.06.99

- 1 -

R. 35667

09.06.99 Ti/Kat

5

ROBERT BOSCH GMBH, 70442 Stuttgart

10

Empfänger für zwei orthogonal polarisierte Signale

Stand der Technik

15

Die vorliegende Erfindung betrifft einen Empfänger für zwei orthogonal polarisierte Signale mit gleicher Trägerfrequenz, wobei für jedes der beiden Signale ein Empfangszweig vorhanden ist, in dem jeweils ein Demodulator und Mittel zur Synchronisation der Phase der empfangenen Signale auf die Sendephase vorgesehen sind, und wobei für beide Empfangszweige Polarisationsentkoppler vorhanden sind, welche ein kreuzpolares Übersprechen zwischen den beiden empfangenen Signalen kompensieren.

20

Um beim Richtfunk die verfügbaren Kanalfrequenzen besser ausnutzen zu können, werden jeweils zwei Sendesignale mit der gleichen Tägerfrequenz moduliert. Damit sich diese beiden Signale nicht gegenseitig stören, verwendet man im Sender linear polarisierte Funkwellen, welche für die beiden Signale aufeinander senkrecht stehen. Innerhalb des Funkübertragungskanals kommt es allerdings zu Depolarisationseffekten. Ursache hierfür sind inhomogene Luftsichten, welche Echos erzeugen, die zusätzlich in der Polarisationsebene verdreht sind. Die beiden vom Empfänger aufgenommenen Empfangssignale weisen daher nicht nur einen

30

35

5 kopolaren Signalanteil sondern auch einen kreuzpolaren Signalanteil auf. Der koplone Signalanteil ist das Nutzsignal mit der unverfälschten Polarisation. Der kreuzpolare Signalanteil ist ein Übersprechsignal, das durch den Depolarisationseffekt von dem auf der anderen Polarisation ausgestrahlten Sendesignal stammt und dem kopolaren Signalanteil überlagert ist.

10 Um das auf dem Übertragungskanal entstehende Kanalübersprechen zu kompensieren, müssen im Empfänger geeignete Maßnahmen ergriffen werden. Bekanntermaßen werden hierfür sogenannte Polarisationsentkoppler verwendet, die im englischsprachigen Raum als Cross Polarization Interference Canceller oder abgekürzt XPIC bezeichnet werden. Bei M.
15 Biester et al.: Hardware Realization on an XPIC System/Measurement Method and Results, Radio Relay Systems, 11 - 14. October 1993, Conference Publication No. 386, Seite 255 bis 260 ist ein Empfänger der eingangs genannten Art beschrieben, der mittels Polarisationsentkopplern das kreuzpolare Übersprechen in den einzelnen Empfangszweigen kompensiert. Dieser bekannte Empfänger ist in der Figur 2 dargestellt.

20
25 Im linken Teil der Figur 2 ist angedeutet, daß zwei Sendesignale mit gleicher Trägerfrequenz erzeugt werden, die orthogonal zueinander polarisiert über einen Übertragungskanal zu einem Empfänger übertragen werden. Das horizontal polarisierte Sendesignal entsteht durch Modulation eines von einem Oszillatator OS zur Verfügung gestellten Trägersignals mit Daten DH in einem Modulator MHS, und das vertikal polarisierte Sendesignal entsteht durch Modulation desselben Trägersignals mit Daten DV in einem Modulator MVS. Der Übertragungskanal ist durch vier strichlierte Pfeile angedeutet. Dabei kennzeichnen die waagerecht verlaufenden Pfeile den kopolaren Signalanteil
30
35

11.06.90

- 3 -

R. 35667

des horizontal polarisierten Sendesignals und des vertikal polarisierten Sendesignals. Die überkreuzten strichlierten Pfeile symbolisieren das kreuzpolare Übersprechen beider Sendesignale.

5

Der am Ende des Übertragungskanals folgende Empfänger besitzt zwei Empfangszweige, wobei einem Empfangszweig das horizontal polarisierte Empfangssignal und dem anderen Empfangszweig das vertikal polarisierte Empfangssignal zugeführt wird. Die Polarisationstrennung der Empfangssignale und entsprechende Aufteilung auf die beiden Empfangszweige erfolgt in einer Antenne mit zwei gegeneinander verdrehten Empfangselementen, die hier nicht dargestellt sind. Zu Beginn werden die Empfangssignale in den beiden Empfangszweigen demoduliert. Dazu befindet sich im Empfangszweig für das horizontal polarisierte Empfangssignal ein Mischer MHE, der mit einer von einem spannungsgesteuerten Oszillator VCOH1 gelieferten Referenzfrequenz f_h angesteuert wird. Der Demodulator setzt das Empfangssignal nicht nur in das Basisband um, sondern führt auch eine Synchronisation der Phase des Empfangssignalträgers auf den Sendesignalträger durch. Die Phasensynchronisation wird durch einen Block PH1 symbolisiert, der das Ausgangssignal des Empfangszweiges als Regelgröße erhält. Auf diese Phasensynchronisation wird hier nicht näher eingegangen, da sie gemäß dem Stand der Technik, z.B. mittels einer Phasenregelschleife, durchgeführt werden kann und auch nicht Gegenstand der Erfindung ist. Im anderen Empfangszweig für das vertikale Empfangssignal wird eine eben solche Demodulation einschließlich einer Phasensynchronisation durchgeführt. Dazu ist ein Mischer MVE in dem Empfangszweig für das vertikal polarisierte Empfangssignal vorhanden, der von einem spannungsgesteuerten Oszillator VCOV1 eine Referenzfrequenz f_v erhält. Ein Block

10

15

20

30

PV1 symbolisiert die Synchronisation des vertikal polarisierten Empfangssignals auf die Sendesignalphase.

5 Die nach der Demodulation in den beiden Empfangszweigen ins Basisband herabgesetzten Empfangssignale werden anschließend einem Analog-/Digital-Umsetzer ADH, ADV zugeführt, damit die anschließende Weiterverarbeitung der Empfangssignale mit Hilfe digitaler Filter fortgeführt werden kann.

10 Das horizontal polarisierte Empfangssignal EH1 wird im Anschluß an den Analog-Digital-Umsetzer ADH einem Verzögerungsglied TH und einem Entzerrer EQU-HH zugeführt, welcher Echos im Empfangssignal, die aufgrund von Mehrwegeausbreitung im Übertragungskanal entstehen, kompensiert. In gleicher Weise wird das vertikal polarisierte Empfangssignal EV1 im Anschluß an die Analog-Digital-Umsetzung ADV einem Verzögerungsglied TV und einem Entzerrer EQU-VV zugeführt. Ein Teil des horizontal polarisierten Empfangssignals EH1 im ersten Signalzweig wird zwischen dem Analog-Digital-Umsetzer ADH und dem Verzögerungsglied TH abgegriffen. Dieses Kompensationssignal KH1 wird einem elastischen Speicher ELSA-HV und einem anschließenden Kreuzpolarisationsentkoppler XPIC-HV zugeführt und danach mittels eines Addierers AV dem verzögerten TV und entzerrten EQU-VV vertikal polarisierten Empfangssignal EV1 überlagert.

15
20
25
30
35 Die beiden elastischen Speicher ELSA-VH und ELSA-HV und auch die Verzögerungsglieder TH und TV dienen dazu, die unterschiedlichen Taktphasen in den beiden Empfangszweigen aneinander anzupassen. Denn nur wenn vollständige Taktphasensynchronität in den beiden Empfangszweigen vorliegt, ist das aus dem vertikalen Empfangszweig abgeleitete Kompensationssignal KV1 in der Lage, das kreuzpolare Übersprechen im horizontalen Empfangszweig zu

5 kompensieren, und das aus dem horizontalen Empfangszweig abgeleitete Kompensationssignal KH1 ist dann in der Lage, das kreuzpolare Übersprechen im vertikalen Empfangszweig zu kompensieren. Die Kreuzpolarisationsentkoppler XPIC-VH und XPIC-HV sind wie die Entzerrer EQU-HH und EQU-VV digitale Filter mit adaptiver Einstellung der Filterkoeffizienten. Von der Einstellung der Filterkoeffizienten hängt die Kompensation der Übersprechsignalanteile in den einzelnen Empfangszweigen ab. Die adaptive Einstellung der Filterkoeffizienten gehört bereits zum Stand der Technik und ist z.B. in der EP 0 418 781 B1 beschrieben.

10 Bei dem zuvor beschriebenen aus der eingangs zitierten Literaturstelle bekannten Verfahren sind die
15 Polarisationsentkoppler XPIC-VH und XPIC-HV nicht in der Lage, das kreuzpolare Übersprechen in den beiden Empfangszweigen zu kompensieren, solange die Trägerregelungen in den beiden Empfangszweigen noch nicht eingerastet sind. Für eine optimale Lösung des
20 Kanalübersprechens müssen die Kompensationssignale KV1 und KH1 genau die gleichen Eigenschaften aufweisen wie die Übersprechsignalanteile in den Empfangszweigen, insbesondere muß das jeweilige Kompensationssignal KV1 bzw. KH1 mit der gleichen Frequenz demoduliert sein wie der Übersprechsignalanteil in den Empfangssignalen EH1 bzw. EV1. Da das Kanalübersprechen im horizontalen bzw. vertikalen Empfangszweig demoduliert wird, das Kompensationssignal KV1 bzw. KH1 aber im vertikalen bzw. horizontalen Empfangszweig demoduliert wird, ist die genannte Voraussetzung der
25 Frequenzgleichheit nur dann erfüllt, wenn die Trägerfrequenzen in beiden Empfangszweigen identisch sind. Dies ist nach Ablauf aller Einschwingvorgänge auch erfüllt, jedoch nicht zu Beginn einer Übertragung oder nach einem Ausfall des Systems. Die von Richtfunkgeräten erwartete
30 Selbstsynchrosynchronisierung auch bei stärksten Kanalverzerrungen

11.04.98

9

- 6 -

R. 35667

ist deshalb bei der zuvor beschriebenen bekannten Anordnung nicht in jedem Fall gewährleistet. Nur für solche Modulationsverfahren, welche durch gezielte Maßnahmen eine besonders robuste Trägerphasensynchronisation herbeiführen lassen, ist die beschriebene Anordnung geeignet, Kanalübersprechen in jeder Übertragungsphase zu kompensieren. Eine dieser Maßnahmen ist beispielsweise in der DE 41 00 099 C1 beschrieben. Die in dieser Druckschrift beschriebene Anordnung zur Trägerrückgewinnung funktioniert aber nur für quadratische QAM-Signalkonstellationen (16-, 64-, 256-QAM). Eine geeignete entsprechende Maßnahme für runde oder sogenannte Cross QAM-Signalkonstellationen (36-, 128-QAM) ist nicht bekannt.

In den beiden Empfangszweigen eines Empfängers für zwei orthogonal polarisierte Signale mit gleicher Trägerfrequenz werden zwar die gleichen Trägerfrequenzen f_h und f_v verwendet, jedoch dürfen die beiden Demodulatoroszillatoren (VCOH1, VCOV1 in Figur 2) nicht ohne weiteres starr miteinander verkoppelt werden, da sich durch unterschiedliche Ausbreitungsbedingungen unterschiedliche Empfangssignalphasen ergeben und die Demodulatoren entsprechende Freiheitsgrade benötigen. Aus diesem Grund wird für runde QAM-Signalkonstellationen, z.B. 128-QAM, ein anderes Empfängerkonzept für die Kompensation von kreuzpolarem Nebensprechen verwendet, wie es in der Figur 3 dargestellt und aus R. Schmidmaier et al.: A New Cochannel Radio System for 28/30 MHz Frequency Spacings Based on a Narrow-Band RF Branching Concept, ECRR 5, 14-17 May 1996, Seite 232 bis 237 bekannt ist.

Bei diesem bekannten, in Figur 3 gezeigten, 128-QAM Empfänger wird aus dem horizontal polarisierten Empfangssignal EH2 ein Kompensationssignal KH2 und aus dem vertikal polarisierten Empfangssignal EV2 ein

11.06.99

- 7 -

R. 35667

Kompensationssignal KV2 vor der Demodulation der Empfangssignale ausgekoppelt. Damit ist es möglich, das horizontal polarisierte Empfangssignal EH2 zusammen mit dem ihm zugeordneten Kompensationssignal KV2 mit derselben Oszillatorkreisfrequenz f_h und ebenso das vertikal polarisierte Empfangssignal EV2 mit seinem zugehörigen

5 Kompensationssignal KH2 mit derselben Oszillatorkreisfrequenz f_v zu demodulieren. Deshalb ist für jedes der Signale EH2, KV2, EV2, KH2 ein eigener Mischzweig vorhanden, nämlich für das Signal EH2 der Mischzweig MHH, für das Signal KV2 der Mischzweig MVH, für das Signal EV2 der Mischzweig MVV und für das Signal KH2 der Mischzweig MHV. Die beiden Mischzweige MHH und MVH für das Empfangssignal EH2 und das Kompensationssignal KV2 erhalten dieselbe Referenzfrequenz f_h von einem spannungsgesteuerten 10 Oszillatorkreis VCOH2. Die Mischzweige MVV und MHV für das Empfangssignal EV2 und das Kompensationssignal KH2 erhalten dieselbe Referenzfrequenz f_v von einem spannungsgesteuerten Oszillatorkreis VCov2.

15

20 Neben der Umsetzung in das Basisband für die genannten vier Signale findet auch gleichzeitig in den Demodulatoren eine Synchronisation der Phase der empfangenen Signale auf die Sendephase statt. Wie bereits im Zusammenhang mit der Figur 2 beschrieben, sind auch bei dem in der Figur 3 dargestellten Empfänger durch die beiden Blöcke PH2 und PV2 angedeutete Phasensynchronisationseinrichtungen vorgesehen, die als Regelgrößen die Ausgangssignale der beiden Empfangszweige erhalten und jeweils eine Stellgröße für die beiden spannungsgesteuerten Oszillatoren VCOH2 und VCov2 liefern. Für jedes der vier ins Basisband herabgesetzten Signale ist ein eigener Analog-/Digital-Umsetzer ADHH, ADVH, 30 ADVV und ADHV vorhanden.

35

Nach der beschriebenen Demodulation und im Anschluß an die Analog-/Digital-Umsetzung wird das horizontal polarisierte

5

Empfangssignal einem Entzerrer EQU-HH, das zugehörige Kompensationssignal KV2 einem Kreuzpolarisationsentzerrer XPIC-VH, das vertikal polarisierte Empfangssignal EV2 einem Entzerrer EQU-VV und das ihm zugehörige Kompensationssignal KH2 einem Kreuzpolarisationsentkoppler XPIC-HV zugeführt. Die Funktion der Entzerrer EQU-HH, EQU-VV und der Kreuzpolarisationsentzerrer XPIC-VH, XPIC-HV entspricht den gleich benannten Bauelementen der oben beschriebenen Figur 2.

10

Bei dem in der Figur 3 dargestellten Empfängerkonzept sind doppelt so viele Mischer und Analog-/Digital-Umsetzer erforderlich wie bei dem in der Figur 2 dargestellten Empfängerkonzept.

15

Der Erfindung liegt nun die Aufgabe zugrunde, einen Empfänger der eingangs genannten Art anzugeben, der mit möglichst geringem Schaltungsaufwand in der Lage ist, auch bei Empfangssignalen mit runden QAM-Signalkonstellationen kreuzpolares Kanalübersprechen zu kompensieren.

20

Vorteile der Erfindung

30

Die genannte Aufgabe wird mit den Merkmalen des Anspruchs 1 dadurch gelöst, daß die Polarisationsentkopplung der beiden empfangenen Signale nach deren Demodulation und vor deren Phasensynchronisation erfolgt. Damit wird für jeden Empfangszweig nur ein Demodulator benötigt, und beide Demodulatoren können mit derselben Referenzfrequenz angesteuert werden, so daß zwischen beiden Empfangszweigen keine Differenzmodulation mehr auftreten kann. Das ist die Voraussetzung dafür, daß es für die Kreuzpolarisationsentkoppler keine Aquisitionsprobleme mehr gibt und die Kreuzpolarisationsentkopplung bereits zu Beginn

35

11.06.90

- 9 -

R. 35667

einer Übertragung oder nach einer Unterbrechung bereits voll funktionsfähig ist. Der erfindungsgemäße Empfänger vereinigt also den Vorteil einer geringen Anzahl von Bauelementen des in der Figur 2 dargestellten bekannten Empfängers und den
5 Vorteil des in der Figur 3 dargestellten bekannten Empfängers, der eine Adaption der Kreuzpolarisationsentkoppler in allen Betriebszuständen garantiert.

¹⁰ Gemäß Unteransprüchen ist es zweckmäßig, die Demodulatoren in beiden Empfangszweigen mit derselben entweder von einem freilaufenden oder einem durch eine automatische Frequenzregelung gesteuerten Oszillator gelieferten Referenzfrequenz anzusteuern.

15

Zeichnung

20 Die Erfindung wird nun anhand eines in der Zeichnung dargestellten Ausführungsbeispiels näher erläutert.
Es zeigen:

Figur 1 einen Empfänger für zwei orthogonal polarisierte Signale mit gleicher Trägerfrequenz gemäß der Erfindung,
Figur 2 einen ersten Empfänger gemäß dem Stand der Technik und

Figur 3 einen zweiten Empfänger gemäß dem Stand der Technik.

Beschreibung eines Ausführungsbeispiels

30

Die in den Figuren 2 und 3 dargestellten Schaltungen wurden bereits, da sie zum Stand der Technik gehören, in der Beschreibungseinleitung beschrieben. Bei der in der Figur 1 dargestellten Schaltungsanordnung haben Bauteile mit den gleichen Bezugszeichen wie in den Figuren 2 und 3 auch

35

dieselben im Zusammenhang mit diesen Figuren beschriebene Funktionen.

Auf der linken Seite der in der Figur 1 gezeigten Schaltung ist ein Sender für zwei orthogonal polarisierte Signale mit gleicher Trägerfrequenz dargestellt. Dabei werden Daten DH für den horizontal polarisierten Kanal mit einem Mischer MHS einem von einem Oszillatator OS gelieferten Trägersignal aufmoduliert. Auf dasselbe Trägersignal werden mit einem Mischer MVS Daten DV für den vertikalen Kanal aufmoduliert. Der Übertragungskanal und das darin entstehende kreuzpolare Übersprechen zwischen den Kanälen ist durch die strichlierten Pfeile angedeutet.

In den beiden Empfangszweigen befindet sich jeweils ein Demodulator, bestehend aus einem Mischer MHE (im horizontal polarisierten Empfangszweig) und einem Mischer MVE (im vertikal polarisierten Empfangszweig). Beide Mischer werden mit derselben von einem freilaufenden Oszillatator OE gelieferten Referenzfrequenz f_0 angesteuert. Statt eines freilaufenden Oszillators kann auch ein durch eine automatische Frequenzregelung (AFC) gesteuerter Oszillatator verwendet werden. Nach der Demodulation werden die Empfangssignale in den beiden Empfangszweigen jeweils einer Analog-/Digital-Umsetzung ADH, ADV unterzogen. Nach dieser Analog-/Digital-Umsetzung wird vom horizontal polarisierten Empfangssignal EH ein Kompensationssignal KH und vom vertikal polarisierten Empfangssignal EV ein Kompensationssignal KV abgezweigt. Wie bereits in der Beschreibung zu der Figur 1 ausgeführt, werden das horizontal polarisierte Empfangssignal EH und das vertikal polarisierte Empfangssignal EV jeweils einem Verzögerungsglied TH, TV und einem anschließenden Entzerrer EQU-HH, EQU-VV zugeführt. Die beiden Kompensationssignale KV und KH durchlaufen jeweils einen elastischen Speicher ELSA-

11.06.99

- 11 -

R. 35667

VH, ELSA-HV und einen daran anschließenden
Kreuzpolarisationsentkoppler XPIIC-VH, XPIIC-HV. Nachdem das
horizontal polarisierte Signal EH das Verzögerungsglied TH
und den Entzerrer EQU-HH und das zugehörige
5 Kompensationssignal KV den elastischen Speicher ELSA-VH und
den Kreuzpolarisationsentzerrer XPIIC-VH durchlaufen haben,
werden sie von einem Addierer AH einander überlagert. Ebenso
werden das vertikal polarisierte Empfangssignal EV, nachdem
es das Verzögerungsglied TV und den Entzerrer EQU-VV
durchlaufen hat, und das zugehörige Kompensationssignal KH,
nachdem es den elastischen Speicher ELSA-HV und den
Kreuzpolarisationsentkoppler XPIIC-HV durchlaufen hat, vom
Addierer AV einander überlagert. Wenn, wie bereits eingangs
geschildert, die Koeffizienten der einzelnen als digitale
15 Filter ausgeführten Entzerrer EQU-HH, EQU-VV und
Kreuzpolarisationsentkoppler XPIIC-VH, XPIIC-HV optimal
eingestellt sind, werden die Übersprechsignalanteile in den
Empfangssignalen EH und EV vollständig kompensiert.

20 Im Anschluß an die Kreuzpolarisationsentkopplung des
horizontal polarisierten Empfangssignals EH und des vertikal
polarisierten Empfangssignals EV folgt die Synchronisation
der Phase dieser beiden Empfangssignale auf die Sendephase.
Dazu ist in jedem Empfangszweig ein Baugruppe SH, SV zur
Phasensynchronisation vorhanden, bestehend aus einem durch
eine an sich bekannte Phasenregelschleife (PLL) geregelten
Phasendrehglied.

30 Durch die Trennung des eigentlichen Demodulationsprozesses
von der Phasensynchronisation wird erreicht, daß es niemals
zu unterschiedlichen Frequenzlagen des
Übersprechsignalanteils in den Empfangssignalen EH und EV
und des zugehörigen Kompensationssignals KV und KH kommen
kann. Während in konventionellen Demodulatoren, wie sie in
35 den Figuren 2 und 3 dargestellt sind, die Phasenlage des

11.08.98

- 12 -

R. 35667

Empfangsoszillators innerhalb einer Phasenregelschleife genau synchron zur Phasenlage des Senderoszillators eingestellt wird und damit eine Phasensynchronität der demodulierten Basisbandsignale zum Sendesignal vorliegt,
5 werden in der Schaltung gemäß Figur 1 der Demodulationsprozeß und der Synchronisationsprozeß in unterschiedlichen Baugruppen durchgeführt. Die demodulierten Empfangssignale sind dann zwar auch Basisbandsignale, sie können aber gegenüber den Sendesignalen auch noch Fehler bezüglich der Mittenfrequenz aufweisen. Die restlichen Frequenz- und Phasenfehler werden in den nachfolgenden Synchronisationsbaugruppen SH und SV entfernt. Die beschriebene Schaltung macht es möglich, die Empfangssignale in beiden Empfangszweigen mit identischer Frequenz zu
15 demodulieren, aber auf unterschiedliche Phasen zu synchronisieren. Die Übersprechsignalanteile in den Empfangssignalen EH, EV und die zugehörigen Kompensationssignale KV und KH besitzen die gleiche Frequenzlage, womit die Adaption der
20 Kreuzpolarisationsentkoppler XPIIC-VH und XPIIC-HV in allen Betriebszuständen des Empfängers garantiert ist, und trotzdem sind die beiden Empfangszweige in ihrer Phasenlage völlig unabhängig voneinander. Erst durch das neuartige Konzept der gemeinsamen Demodulation der beiden Empfangssignale EH und EV und davon getrennter Phasensynchronisation wird eine zuverlässige Kreuzpolarisationsentkopplung für nicht quadratische QAM-Signalkonstellationen (z.B. 128-QAM) in XPIIC-Strukturen mit Basisbandauskopplung der Kompensationssignale ermöglicht.

11.06.99

- 13 -

R. 35667

09.06.99 Ti/Kat

ROBERT BOSCH GMBH, 70442 Stuttgart

5

Ansprüche

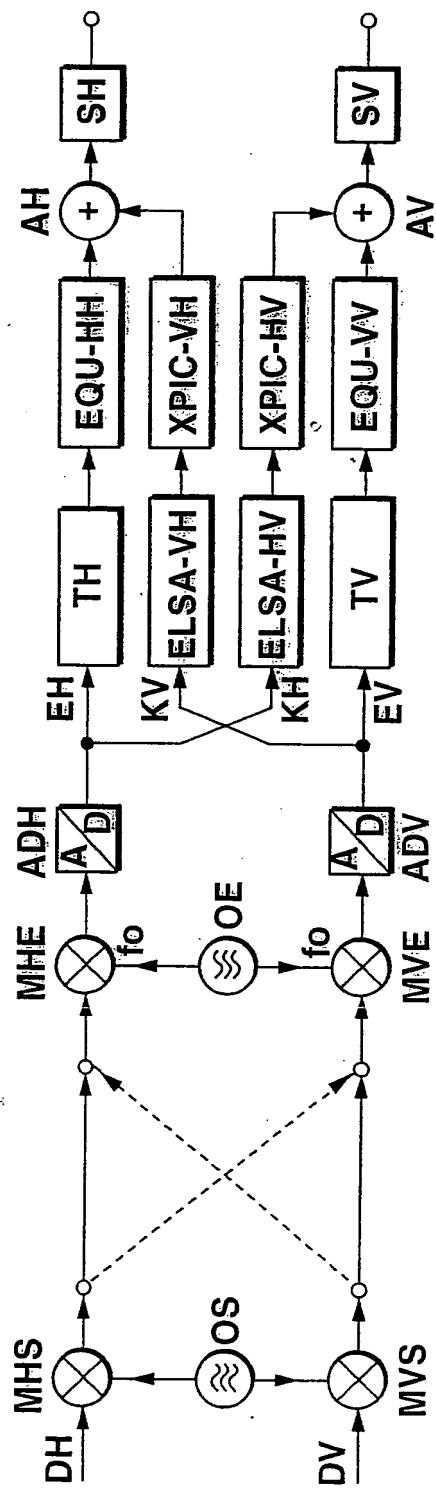
1. Empfänger für zwei orthogonal polarisierte Signale mit gleicher Trägerfrequenz, wobei für jedes der beiden Signale (EH, EV) ein Empfangszweig vorhanden ist, in dem jeweils ein Demodulator (MHE, MVE) und Mittel (SH, SV) zur Synchronisation der Phase der empfangenen Signale (EH, EV) auf die Sendephase vorgesehen sind, und wobei für beide Empfangszweige Polarisationsentkoppler (XPIC-VH, XPIC-HV) vorhanden sind, welche ein kreuzpolares Übersprechen zwischen den beiden empfangenen Signalen (EH, EV) kompensieren, dadurch gekennzeichnet, daß die Polarisationsentkopplung (XPIC-VH, XPIC-HV) der beiden empfangenen Signale (EH, EV) nach deren Demodulation (MHE, MVE) und vor deren Phasensynchronisation (SH, SV) erfolgt.
2. Empfänger nach Anspruch 1, dadurch gekennzeichnet, daß die Demodulatoren (MHE, MVE) in beiden Empfangszweigen mit derselben von einem freilaufenden Oszillator (OE) gelieferten Referenzfrequenz (f_0) angesteuert werden.
3. Empfänger nach Anspruch 1, dadurch gekennzeichnet, daß die Demodulatoren (MHE, MVE) in beiden Empfangszweigen mit derselben von einer automatischen Frequenzregelung gesteuerten Oszillator gelieferten Referenzfrequenz (f_0) angesteuert werden.

11-08-99

35667

1 / 2

Fig. 1



11.06.99

35667

2 / 2

Fig. 2

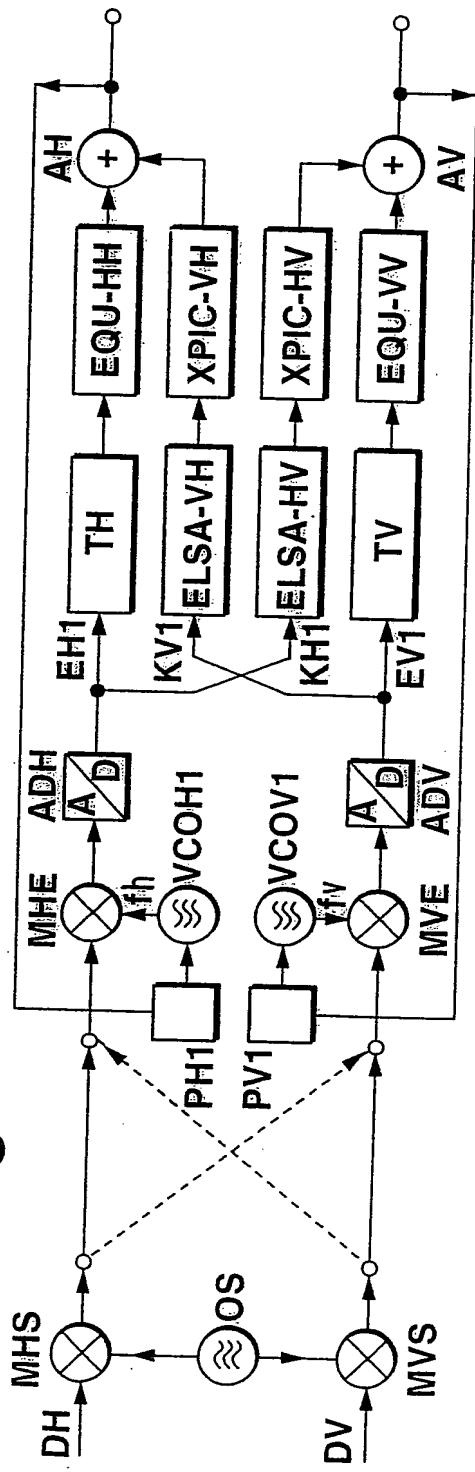


Fig. 3

